***Repaso de Unidades funcionales del ordenador***

| **¿Qué es un ordenador?** |
| --- |
|  |

| **Modelo de Von Neumann** | **Jerarquía de memoria** |
| --- | --- |
|  |  |

| **Unidades funcionales de un ordenador** | Unidad de Entrada/Salida **E/S**: | |
| --- | --- | --- |
| Unidad de Memoria **UM**: | |
| Unidad Central de Proceso **CPU** | Unidad Aritmético-Lógica **UAL**: |
| Unidad de Control **UC**: |

| **Buses de comunicación** | Bus de datos |
| --- | --- |
| Bus de direcciones |
| Bus de control |

| **Unidad de memoria UM** | Registros:  Nivel\_\_ |
| --- | --- |
| Caché:  Nivel\_\_ |
| Principal:  Nivel\_\_ |
| Secundaria:  Nivel\_\_ |
| Auxiliar:  Nivel\_\_ |

Posición de memoria es\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Dirección de memoria es\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Las dos operaciones que se pueden realizar con la memoria son\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

| **Unidad central de proceso CPU** | Unidad aritmético lógica **UAL** | Elemento principal: |
| --- | --- | --- |
| Capacidad de operar: |
| La información se coloca en: |
| Acumulador: |
| Unidad de control **UC** | Compuesta por: |
| Instrucciones: |
| Las instrucciones están sincronizadas con: |

| **Unidad de Entrada/Salida E/S** | Periféricos de entrada (definición y ejemplos): | |
| --- | --- | --- |
| Periféricos de salida (definición y ejemplos): | |
| Periféricos de entrada/salida (definición y ejemplos): | |
| Partes | Controlador |
| Interfaz |

| **Esquema de unidad de entrada/salida** |
| --- |
|  |